

VT-SBC-SMARC-IMX95

嵌入式核心板



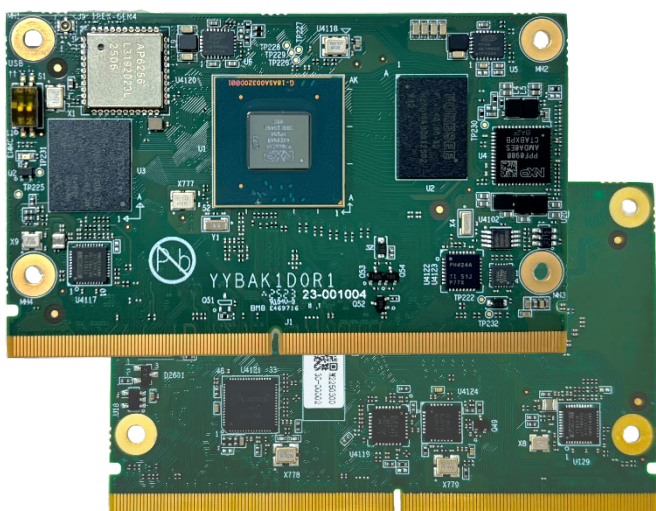
产品简介

VT-SBC-SMARC-IMX95 嵌入式核心板搭载 NXP i.MX9596 处理器，采用 SMARC 2.1 标准外形设计，实现强大功能。核心板集成了六核 ARM Cortex-A55 CPU、高性能 ARM Cortex-M7 实时 MCU，以及低功耗 ARM Cortex-M33 安全 MCU。配备专门的 NXP eIQ® Neutron NPU 和高性能 ARM Mali GPU，显著提升复杂计算任务的处理能力。

VT-SBC-SMARC-IMX95 提供高达 4K@60Hz H.265/H.264 视频编解码能力。配备双 LVDS (4 路) 或单 LVDS (8 路) 接口，支持 1080p@60Hz 分辨率；以及一路 MIPI DSI/MIPI CSI 复用接口，可支持：HDMI 2.0 (经 MIPI 转 HDMI 芯片转换)，提供 4K@30Hz 输出，或 MIPI DSI，提供 4K@30Hz 或 3840x1440@60Hz 分辨率，或 MIPI CSI，用于连接摄像头。十分有利于核心板应用于数字标牌、交互式终端和医疗影像系统等人机交互场景。

在通信连接方面，VT-SBC-SMARC-IMX95 提供三个以太网端口，包括两个 1GbE 端口和一个 10GbE 端口，用于高带宽网络连接。Wi-Fi 和蓝牙组合模块可以提供无线连接。此外，丰富的输入/输出信号方便用户灵活扩展核心板功能。该核心板的设计便于快速部署，其完全兼容 i.MX 95 系列处理器，可显著缩短客户新产品开发的上市时间。

外观及特性



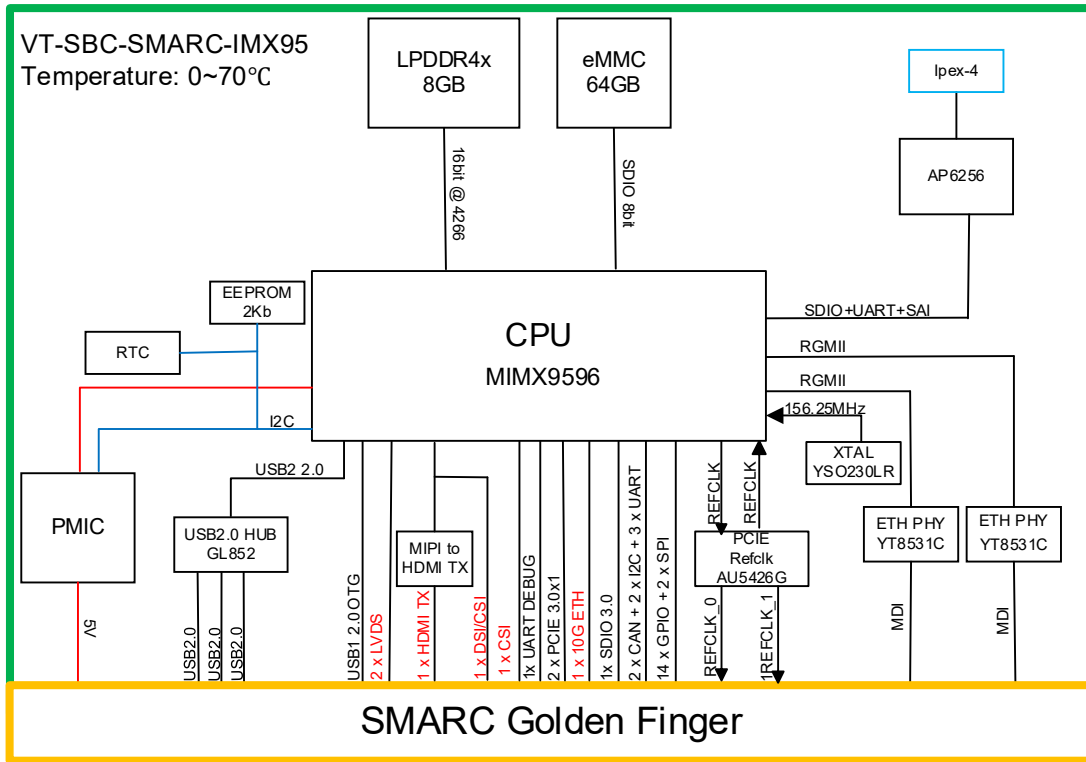
VT-SBC-SMARC-IMX95

-  NXP i.MX9596 六核 CPU + 二个独立 MCU
-  4K@60Hz H.265/H.264 视频编解码
-  MIPI DSI/LVDS 提供显示输出
-  接口丰富、灵活扩展
-  千兆/万兆以太网、Wi-Fi 5、蓝牙 5.0
-  最高 2 TOPS NPU 实现 AI 加速
-  支持 Android 和 Linux Yocto 操作系统
-  SMARC 2.1 标准尺寸实现轻松集成

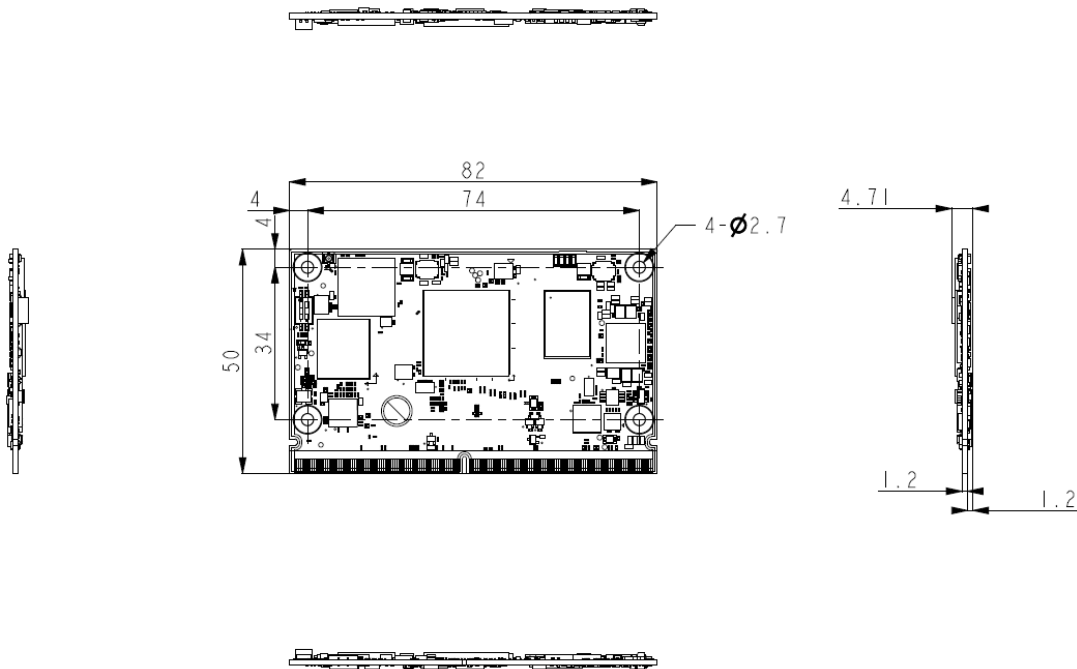
VT-SBC-SMARC-IMX95 嵌入式核心板 规格书

规格		
系统	CPU	NXP i.MX9596, 六核 ARM Cortex-A55 处理器, 1.8GHz (最高) 单核 ARM Cortex-M7 实时 MCU, 800MHz 单核 ARM Cortex-M33 安全 MCU, 333MHz
	GPU	Arm Mali -G310 GPU, 支持 OpenGL ES 3.2, Vulkan 1.3 和 OpenCL 3.0
	NPU	2 TOPS, 支持 CNN, RNN, TCN, Transformer, 以及大多数神经网络类型
	内存	8GB LPDDR4x
	存储	64GB eMMC 5.1
多媒体	视频处理	4K@60Hz H.265/H.264 视频编解码
	摄像头图像信号处理	单通道摄像头 4K@60fps / 双通道摄像头 4K@30fps
电源	输入	5V 2.4A DC
	功耗	最大值: 10W (满负荷)
软件	操作系统	Android, Linux Yocto, 其他 Linux 版本 (根据需求提供支持)
	设备管理	BlueSphere MDM (Android 版本可选)
机械	尺寸	82mm x 50mm x 4.71mm (SMARC 2.1 外形尺寸)
环境条件	温度	工作温度: 0°C ~ +70°C (可选: -40°C~+85°C) 存储温度: -40°C ~ +85°C
	湿度	5%~95% RH (无凝露)
输入/输出		
显示 (最多支持三屏同显)	2 x 4 路 LVDS / 1 x 8 路 LVDS, 最大支持 1920 x 1080@60Hz	
	1 x HDMI 2.0, 最大支持 4K @30Hz (默认)	
	复用: 1 x 4 路 MIPI DSI, 最大支持 4K @30Hz 或 3840 x 1440 @60Hz / 1 x 4 路 MIPI CSI	
摄像头	1 x 2 路 MIPI CSI	
	1 x 4 路 MIPI CSI (复用: HDMI / MIPI DSI)	
音频	1 x I ² S	
以太网	2 x 10/100/1000Mbps (支持 TSN)	1 x 10Gbps (支持 TSN)
Wi-Fi&蓝牙	Wi-Fi IEEE 802.11 a/b/g/n/ac+ 蓝牙 5.0	
USB	1 x USB 2.0 OTG	4 x USB 2.0 host
UART	3 x 通信 UART (1.8V)	1 x 调试 UART (1.8V)
CAN	2 x CAN	
GPIO	14 x GPIO (最多)	
SPI	2 x SPI	
I ² C	2 x I ² C	
PCIe	2 x PCIe 3.0 x1	
SDIO	1 x 4 位 SDIO 3.0	
ADC	8 x ADC 输入	
按键	1 x 启动模式开关	
看门狗计时器	支持	
实时时钟	支持	

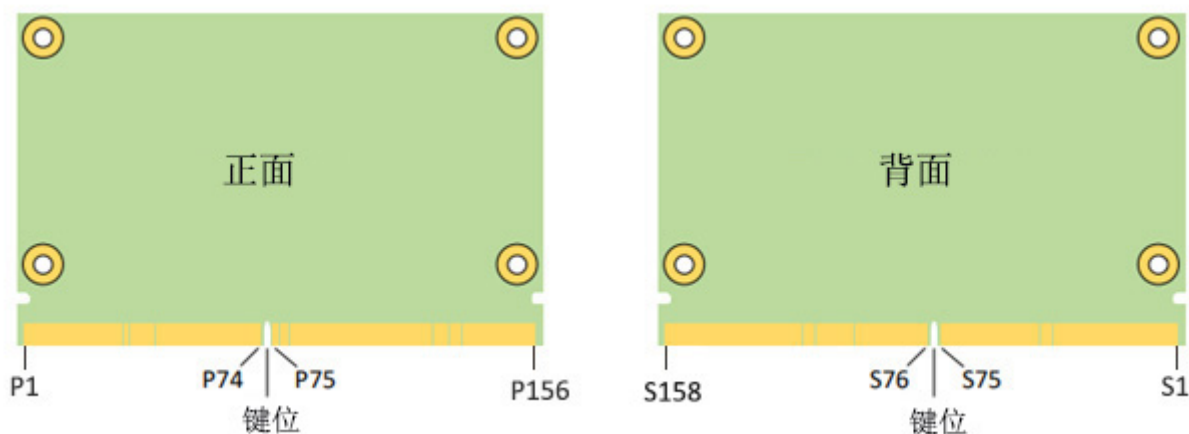
产品框图



产品尺寸



金手指信号



原边 (正面)	功能	I/O	I/O 电平	说明
P1	NC	-	-	无连接
P2	GND	P	-	接地
P3	MIPI_CSI_1_CLK_P	时钟输出	-	MIPI CSI 1 差分时钟 +
P4	MIPI_CSI_1_CLK_N	时钟输出	-	MIPI CSI 1 差分时钟 -
P5	NC	-	-	无连接
P6	NC	-	-	无连接
P7	MIPI_CSI_1_RXD0_P	I	-	MIPI CSI 1 接收数据 0 +
P8	MIPI_CSI_1_RXD0_N	I	-	MIPI CSI 1 接收数据 0 -
P9	GND	P	-	接地
P10	MIPI_CSI_1_RXD1_P	I	-	MIPI CSI 1 接收数据 1 +
P11	MIPI_CSI_1_RXD1_N	I	-	MIPI CSI 1 接收数据 1 -
P12	GND	P	-	接地
P13	MIPI_CSI_1_RXD2_P	I	-	MIPI CSI 1 接收数据 2 +
P14	MIPI_CSI_1_RXD2_N	I	-	MIPI CSI 1 接收数据 2 -
P15	GND	P	-	接地
P16	MIPI_CSI_1_RXD3_P	I	-	MIPI CSI 1 接收数据 3 +
P17	MIPI_CSI_1_RXD3_N	I	-	MIPI CSI 1 接收数据 3 -
P18	GND	P	-	接地
P19	GBE_0_MDI3_N	I/O	-	GBE 0 介质相关接口 3 -
P20	GBE_0_MDI3_P	I/O	-	GBE 0 介质相关接口 3 +
P21	NC	-	-	无连接
P22	GBE_0_LINK1000_LED	O	3.3V (下拉)	GBE 0 1000Mbps 链接指示, 高电平有效

原边 (正面)	功能	I/O	I/O 电平	说明
P23	GBE_0_MDI2_N	I/O	-	GBE 0 介质相关接口 2 -
P24	GBE_0_MDI2_P	I/O	-	GBE 0 介质相关接口 2 +
P25	GBE_0_ACT_LED	O	3.3V (上拉)	GBE 0 链接指示灯，低电平有效
P26	GBE_0_MDI1_N	I/O	-	GBE 0 介质相关接口 1 -
P27	GBE_0_MDI1_P	I/O	-	GBE 0 介质相关接口 1 +
P28	GBE0_CTREF	P	-	GBE 0 的网络变压器中心抽头
P29	GBE_0_MDIO_N	I/O	-	GBE 0 介质相关接口 0 -
P30	GBE_0_MDIO_P	I/O	-	GBE 0 介质相关接口 0 +
P31	NC	-	-	GMAC 1 中断信号
P32	GND	P	-	接地
P33	SDIO_WP	O	1.8V	SDIO 写保护
P34	SDIO_CMD	O	1.8V	SDMMC 0 命令/响应
P35	SDIO_CD#	I	1.8V	SDMMC 0 卡检测
P36	SDIO_CK	时钟输出	1.8V	SDMMC 0 时钟
P37	SDIO_POWER_EN	O	3.3V (上拉)	SDMMC 0 电源使能
P38	GND	P	-	接地
P39	SDIO_D0	I/O	3.3V/1.8V	SDMMC 0 数据 0
P40	SDIO_D1	I/O	3.3V/1.8V	SDMMC 0 数据 1
P41	SDIO_D2	I/O	3.3V/1.8V	SDMMC 0 数据 2
P42	SDIO_D3	I/O	3.3V/1.8V	SDMMC 0 数据 3
P43	SPI_0_CS0#	O	1.8V	SPI 0 芯片选择
P44	SPI_0_CK	O	1.8V	SPI 0 时钟
P45	SPI_0_DIN	I	1.8V	SPI 0 主输入从输出
P46	SPI_0_DO	O	1.8V	SPI 0 主输出从输入
P47	GND	P	-	接地
P48	NC	-	-	无连接
P49	NC	-	-	无连接
P50	GND	P	-	接地
P51	NC	-	-	无连接
P52	NC	-	-	无连接
P53	GND	P	-	接地
P54	SPI_1_CS0#	O	1.8V	SPI 1 主芯片选择 0
P55	NC	-	-	无连接
P56	SPI_1_CK	O	1.8V	SPI 1 时钟

原边 (正面)	功能	I/O	I/O 电平	说明
P57	SPI_1_DIN	I	1.8V	SPI 1 主输入从输出
P58	SPI_1_DO	O	1.8V	SPI 1 主输出从输入
P59	GND	P	-	接地
P60	OTG_USB2.0_0_DP	I/O	-	USB 2.0 接口 0 OTG 数据 +
P61	OTG_USB2.0_0_DN	I/O	-	USB 2.0 接口 0 OTG 数据 -
P62	NC	-	-	无连接
P63	USB2.0_0_VBUSDET	I	5V	USB 2.0 接口 0 电源检测
P64	USB2.0_0_OTGID	I	3.3V (下拉)	USB 2.0 接口 0 OTG 识别 (下拉到接地时, 检测设备插入; 通过 1KΩ 电阻上拉到 3.3V 时, 检测主机插入)
P65	USB2.0_1_DP	I/O	-	USB 2.0 接口 1 数据 + (仅做主机)
P66	USB2.0_1_DN	I/O	-	USB 2.0 接口 1 数据 - (仅做主机)
P67	USB2.0_1_OC#	I	3.3V	USB 2.0 接口 1 过流指示
P68	GND	P	-	接地
P69	USB2.0_2_DP	I/O	-	USB 2.0 接口 2 数据 + (仅做主机)
P70	USB2.0_2_DN	I/O	-	USB 2.0 接口 2 数据 - (仅做主机)
P71	USB2.0_2_OC#	I	3.3V	USB 2.0 接口 2 过流指示
P72	NC	-	-	无连接
P73	NC	-	-	无连接
P74	USB2.0_3_OC#	I	3.3V	USB 2.0 接口 3 过流指示
键位				
P75	PCIE3.0_A_RESET#	O	3.3V (上拉)	PCIe 3.0 接口 A 复位, 低电平有效
P76	USB2.0_4_OC#	I	3.3V	USB 2.0 接口 4 过流指示
P77	PCIE3.0_B_CLKREQ#	I	3.3V	PCIe 3.0 接口 B 时钟请求, 低电平有效
P78	PCIE3.0_A_CLKREQ#	I	3.3V	PCIe 3.0 接口 A 时钟请求, 低电平有效
P79	GND	P	-	接地
P80	NC	-	-	无连接
P81	NC	-	-	无连接
P82	GND	P	-	接地
P83	PCIE3.0_A_REFCKP	时钟输出	-	PCIe 3.0 接口 A 参考时钟 +
P84	PCIE3.0_A_REFCKN	时钟输出	-	PCIe 3.0 接口 A 参考时钟 -
P85	GND	P	-	接地
P86	PCIE3.0_A_RXOP	I	-	PCIe 3.0 接口 A 接收端 +
P87	PCIE3.0_A_RXON	I	-	PCIe 3.0 接口 A 接收端 -
P88	GND	P	-	接地
P89	PCIE3.0_A_TXOP	I	-	PCIe 3.0 接口 A 发送端 +
P90	PCIE3.0_A_TXON	I	-	PCIe 3.0 接口 A 发送端 -
P91	GND	P	-	接地
P92	HDMI2.0_TX_D2P	O	-	HDMI 发送数据 2 +
P93	HDMI2.0_TX_D2N	O	-	HDMI 发送数据 2 -

原边 (正面)	功能	I/O	I/O 电平	说明
P94	GND	P	-	接地
P95	HDMI2.0_TX_D1P	O	-	HDMI 2.0 发送数据 1 +
P96	HDMI2.0_TX_D1N	O	-	HDMI 2.0 发送数据 1 -
P97	GND	P	-	接地
P98	HDMI2.0_TX_D0P	O	-	HDMI 2.0 发送数据 0 +
P99	HDMI2.0_TX_D0N	O	-	HDMI 2.0 发送数据 0 -
P100	GND	P	-	接地
P101	HDMI2.0_TX_CLKP	O	-	HDMI 2.0 发送时钟+
P102	HDMI2.0_TX_CLKN	O	-	HDMI 2.0 发送时钟 -
P103	GND	P	-	接地
P104	HDMI2.0_HPD	I	2.5~5V (下拉)	HDMI 2.0 热插拔检测
P105	HDMI2.0_SCL	时钟输出	1.8V (上拉)	专用于 HDMI 的 DDC 时钟线
P106	HDMI2.0_SDA	I/O	1.8V (上拉)	专用于 HDMI 的 DDC 数据线
P107	NC	-	-	无连接
P108	GPIO0/CAM0_PWR	I/O	1.8V	默认功能: MIPI CSI 摄像头 0 电源使能, 高电平有效
P109	GPIO1/CAM1_PWR	I/O	1.8V	默认功能: MIPI CSI 摄像头 1 电源使能, 高电平有效
P110	GPIO2/CAM0_RESET#	I/O	1.8V	默认功能: MIPI CSI 摄像头 0 复位, 低电平有效
P111	GPIO3/CAM1_RESET#	I/O	1.8V	默认功能: MIPI CSI 摄像头 1 复位, 低电平有效
P112	GPIO4	I/O	1.8V	GPIO
P113	GPIO5	I/O	1.8V	GPIO
P114	GPIO6	I/O	1.8V	GPIO
P115	GPIO7	I/O	1.8V	GPIO
P116	GPIO8	I/O	1.8V	GPIO
P117	GPIO9	I/O	1.8V	GPIO
P118	GPIO10	I/O	1.8V	GPIO
P119	GPIO11	I/O	1.8V	GPIO
P120	GND	P	-	接地
P121	I2C_PM_CLK	时钟输出	1.8V (上拉)	I ² C 时钟, 用于电源管理
P122	I2C_PM_SDA	I/O	1.8V (上拉)	I ² C 数据, 用于电源管理
P123	NC	-	-	无连接
P124	NC	-	-	无连接
P125	NC	-	-	无连接
P126	NC	-	-	无连接
P127	RESET_IN#	I	1.8V (上拉)	模块复位, 低电平有效

原边 (正面)	功能	I/O	I/O 电平	说明
P128	POWER_BTN#	I	1.8V (上拉)	电源按钮 (持续拉低 10ms 触发)。模块默认在 VDD_IN 上电时自启动，无需使用电源按钮触发。
P129	UART0_TX	O	1.8V	调试 UART 0 发送数据
P130	UART0_RX	I	1.8V (上拉)	调试 UART 0 接收数据
P131	UART0_RTS		1.8V	调试 UART 0 请求发送
P132	UART0_CTS		1.8V (上拉)	调试 UART 0 清除发送
P133	GND	P	-	接地
P134	UART1_TX	O	1.8V (下拉)	UART1 发送数据
P135	UART1_RX	I	1.8V (上拉)	UART 1 接收数据
P136	UART2_TX	O	1.8V (上拉)	UART 2 发送数据
P137	UART2_RX	I	1.8V (上拉)	UART 2 接收数据
P138	NC	-	-	无连接
P139	NC	-	-	无连接
P140	UART3_TX	O	1.8V	UART 3 发送数据
P141	UART3_RX	I	1.8V	UART 3 接收数据
P142	GND	P	0V	接地
P143	CAN0_TX	O	1.8V	CAN 0 发送数据
P144	CAN0_RX	I	1.8V	CAN 0 接收数据
P145	CAN1_TX	O	1.8V	CAN 1 发送数据
P146	CAN1_RX	I	1.8V	CAN 1 接收数据
P147	VDD_IN	P	5.0V	5V 电源输入
P148	VDD_IN	P	5.0V	5V 电源输入
P149	VDD_IN	P	5.0V	5V 电源输入
P150	VDD_IN	P	5.0V	5V 电源输入
P151	VDD_IN	P	5.0V	5V 电源输入
P152	VDD_IN	P	5.0V	5V 电源输入
P153	VDD_IN	P	5.0V	5V 电源输入
P154	VDD_IN	P	5.0V	5V 电源输入
P155	VDD_IN	P	5.0V	5V 电源输入
P156	VDD_IN	P	5.0V	5V 电源输入

副边 (背面)	功能	I/O	I/O 电平	说明
S1	I2C_CAM_1_CLK	时钟输出	1.8V (上拉)	MIPI CSI 1 的 I ² C 时钟
S2	I2C_CAM_1_SDA	I/O	1.8V (上拉)	MIPI CSI 1 的 I ² C 数据
S3	GND	P	-	接地
S4	NC	-	-	无连接
S5	I2C_CAM_0_CLK	时钟输出	1.8V (上拉)	MIPI CSI 0 的 I ² C 时钟
S6	CAM_MCK	时钟输出	1.8V	MIPI CSI 0&1 的摄像头主时钟
S7	I2C_CAM_0_SDA	I/O	1.8V (上拉)	MIPI CSI 0 的 I ² C 数据
S8	MIPI_CSI_0_CLK_P	时钟输出	-	MIPI CSI 0 差分时钟 +
S9	MIPI_CSI_0_CLK_N	时钟输出	-	MIPI CSI 0 差分时钟 -
S10	GND	P	-	接地
S11	MIPI_CSI_0_RXD0_P	I	-	MIPI CSI 0 接收数据 0 +
S12	MIPI_CSI_0_RXD0_N	I	-	MIPI CSI 0 接收数据 0 +
S13	GND	P	-	接地
S14	MIPI_CSI_0_RXD1_P	I	-	MIPI CSI 0 接收数据 1 +
S15	MIPI_CSI_0_RXD1_N	I	-	MIPI CSI 0 接收数据 1 +
S16	GND	P	-	接地
S17	GBE_1_MDIO_P	I/O	-	GBE 1 介质相关接口 0 +
S18	GBE_1_MDIO_N	I/O	-	GBE 1 介质相关接口 0 -
S19	NC	-	-	无连接
S20	GBE_1_MDI1_P	I/O	-	GBE 1 介质相关接口 1 +
S21	GBE_1_MDI1_N	I/O	-	GBE 1 介质相关接口 1 -
S22	GBE_1_LINK1000_LED	O	3.3V (下拉)	GBE 1 1000Mbps 链接指示，高电平有效
S23	GBE_1_MDI2_P	I/O	-	GBE 1 介质相关接口 2 +
S24	GBE_1_MDI2_N	I/O	-	GBE 1 介质相关接口 2 -
S25	GND	P	-	接地
S26	GBE_1_MDI3_P	I/O	-	GBE 1 介质相关接口 3 +
S27	GBE_1_MDI3_N	I/O	-	GBE 1 介质相关接口 3 -
S28	GBE1_CTREF	P	-	GBE 1 的网络变压器中心抽头
S29	NC	-	-	无连接
S30	NC	-	-	无连接
S31	GBE_1_ACT_LED	O	3.3V	GBE 1 活动指示，低电平有效
S32	NC	-	-	无连接
S33	NC	-	-	无连接
S34	GND	P	-	接地
S35	USB2.0_4_DP	I/O	-	USB 2.0 接口 4 数据 + (仅做主机)
S36	USB2.0_4_DN	I/O	-	USB 2.0 接口 4 数据 - (仅做主机)

副边 (背面)	功能	I/O	I/O 电平	说明
S37	NC	-	-	无连接
S38	I2S_MCLK	时钟输出	1.8V	I ² S 0 主时钟
S39	I2S_0_LRCK	I/O	1.8V	I ² S 0 左/右时钟
S40	I2S_0_SDOOUT	O	1.8V	I ² S 0 串行数据输出
S41	I2S_0_SDIN	I	1.8V	I ² S 0 串行数据输入
S42	I2S_0_CK	时钟输出	1.8V	I ² S 0 位时钟
S43	NC	-	-	无连接
S44	NC	-	-	无连接
S45	MDIO_CLK	时钟输出	1.8V	网络管理数据输入/输出时钟
S46	MDIO_DAT	I/O	1.8V	网络管理数据输入/输出数据
S47	GND	P	-	接地
S48	I2C_GP_CLK	时钟输出	1.8V (上拉)	I ² C 通用时钟
S49	I2C_GP_SDA	I/O	1.8V (上拉)	I ² C 通用数据
S50	NC	-	-	无连接
S51	NC	-	-	无连接
S52	NC	-	-	无连接
S53	NC	-	-	无连接
S54	NC	-	-	无连接
S55	NC	-	-	无连接
S56	NC	-	-	无连接
S57	NC	-	-	无连接
S58	NC	-	-	无连接
S59	NC	-	-	无连接
S60	NC	-	-	无连接
S61	GND	P	-	接地
S62	NC	-	-	无连接
S63	NC	-	-	无连接
S64	GND	P	-	接地
S65	NC	-	-	无连接
S66	NC	-	-	无连接
S67	GND	P	-	接地
S68	USB2.0_3_DP	I/O	-	USB 2.0 接口 3 数据 + (仅做主机)
S69	USB2.0_3_DN	I/O	-	USB 2.0 接口 3 数据 - (仅做主机)
S70	GND	P	-	接地
S71	NC	-	-	无连接
S72	NC	-	-	无连接
S73	GND	P	-	接地

副边 (背面)	功能	I/O	I/O 电平	说明
S74	NC	-	-	无连接
S75	NC	-	-	无连接
键位				
S76	PCIE3.0_B_RESET#	O	3.3V (上拉)	PCIe 3.0 接口 B 复位，低电平有效
S77	NC	-	-	无连接
S78	SERDES_1_RXP	I	1.2V	SerDes 1 接收端 +，用于 USXGMII
S79	SERDES_1_RXN	I	1.2V	SerDes 1 接收端 -，用于 USXGMII
S80	GND	P	-	接地
S81	SERDES_1_TXP	I	1.2V	SerDes 1 发送端 +，用于 USXGMII
S82	SERDES_1_TXN	I	1.2V	SerDes 1 发送端 -，用于 USXGMII
S83	GND	P	-	接地
S84	PCIE3.0_B_REFCKP	时钟输出	-	PCIe 3.0 接口 B 参考时钟 +
S85	PCIE3.0_B_REFCKN	时钟输出	-	PCIe 3.0 接口 B 参考时钟 -
S86	GND	P	-	接地
S87	PCIE3.0_B_RXOP	I	1.8V	PCIe 3.0 接口 B 接收端 +
S88	PCIE3.0_B_RXON	I	1.8V	PCIe 3.0 接口 B 接收端 -
S89	GND	P	-	接地
S90	PCIE3.0_B_TXOP	I	1.8V	PCIe 3.0 接口 B 发送端 +
S91	PCIE3.0_B_TXON	I	1.8V	PCIe 3.0 接口 B 发送端 -
S92	GND	P	-	接地
S93	NC	-	-	无连接
S94	NC	-	-	无连接
S95	NC	-	-	无连接
S96	NC	-	-	无连接
S97	NC	-	-	无连接
S98	NC	-	-	无连接
S99	NC	-	-	无连接
S100	NC	-	-	无连接
S101	GND	P	-	接地
S102	NC	-	-	无连接
S103	NC	-	-	无连接
S104	NC	-	-	无连接
S105	NC	-	-	无连接
S106	NC	-	-	无连接
S107	LCD1_BKLT_EN	O	1.8V	LCD 1 背光使能
S108	LVDS_1_CLKP	时钟输出	-	LVDS 1 时钟 +
S109	LVDS_1_CLKN	时钟输出	-	LVDS 1 时钟 -

副边 (背面)	功能	I/O	I/O 电平	说明
S110	GND	P	-	接地
S111	LVDS_1_D0P	O	-	LVDS 1 数据 0 +
S112	LVDS_1_D0N	O	-	LVDS 1 数据 0 -
S113	NC	-	-	无连接
S114	LVDS_1_D1P	O	-	LVDS 1 数据 1 +
S115	LVDS_1_D1N	O	-	LVDS 1 数据 1 -
S116	LCD1_VDD_EN	O	1.8V	LCD 1 VDD 使能
S117	LVDS_1_D2P	O	-	LVDS 1 数据 2 +
S118	LVDS_1_D2N	O	-	LVDS 1 数据 2 -
S119	GND	P	-	接地
S120	LVDS_1_D3P	O	-	LVDS 1 数据 3 +
S121	LVDS_1_D3N	O	-	LVDS 1 数据 3 -
S122	LCD1_BKLT_PWM	O	1.8V	LCD 1 背光 PWM 控制
S123	GPIO13	I/O	1.8V	GPIO
S124	GND	P	-	接地
S125	LVDS_0_D0P	O	-	LVDS 0 数据 0 +
S126	LVDS_0_D0N	O	-	LVDS 0 数据 0 -
S127	LCD0_BKLT_EN	O	1.8V	LCD 0 背光使能
S128	LVDS_0_D1P	O	-	LVDS 0 数据 1 +
S129	LVDS_0_D1N	O	-	LVDS 0 数据 1 -
S130	GND	P	-	接地
S131	LVDS_0_D2P	O	-	LVDS 0 数据 2 +
S132	LVDS_0_D2N	O	-	LVDS 0 数据 2 -
S133	LCD0_VDD_EN	O	1.8V	LCD 0 VDD 使能
S134	LVDS_0_CLKP	时钟输出	-	LVDS 0 时钟 +
S135	LVDS_0_CLKN	时钟输出	-	LVDS 0 时钟 -
S136	GND	P	-	接地
S137	LVDS_0_D3P	O	-	LVDS 0 数据 3 +
S138	LVDS_0_D3N	O	-	LVDS 0 数据 3 -
S139	I2C_LCD_CLK	时钟输出	1.8V (上拉)	LCD 0&1 的 I ² C 时钟
S140	I2C_LCD_SDA	I/O	1.8V (上拉)	LCD 0&1 的 I ² C 数据
S141	LCD0_BKLT_PWM	O	1.8V	LCD 0 背光 PWM 控制
S142	GPIO12	I/O	1.8V	GPIO
S143	GND	P	-	接地
S144	NC	-	-	无连接
S145	WDT_TIME_OUT#	O	1.8V	看门狗计时设置
S146	PCIE_WAKE#	O	3.3V	PCIe 3.0 唤醒

副边 (背面)	功能	I/O	I/O 电平	说明
S147	VDD_RTC	P	3V	RTC 电池电源
S148	NC	-	-	无连接
S149	NC	-	-	无连接
S150	NC	-	-	无连接
S151	NC	-	-	无连接
S152	NC	-	-	无连接
S153	CARRIER_STBY	O	1.8V	核心板在系统处于待机电源状态时应将此信号驱动为低电平。
S154	CARRIER_PWR_ON	O	1.8V	在核心板驱动 CARRIER_PWR_ON 信号到有效电平前，底板电路 (除电源管理和电源路径电路外) 不得上电。
S155	RECOVERY	-	-	RECOVERY
S156	NC	-	-	无连接
S157	NC	-	-	无连接
S158	GND	-	-	接地

订购信息

订购编号	操作系统	内存	存储	尺寸标准
VT-SBC-SMARC-IMX95-A	Android	8GB	64GB	SMARC 2.1
VT-SBC-SMARC-IMX95-Y	Linux Yocto	8GB	64GB	SMARC 2.1

装箱清单

VT-SBC-SMARC-IMX95 核心模块	1
-------------------------	---

成都万创科技股份有限公司自 2002 年由两位硅谷企业家创立以来，一直是物联网设备和物联网平台解决方案的先驱。万创为来自世界各地的客户提供服务，包括财富全球 500 强企业。产品线包括边缘智能硬件、物联网通信设备、智慧显示设备和 BlueSphere 设备管理云平台。

万创研发边缘智能硬件超过 20 年，凭借丰富的经验，为用户提供 ARM 和 X86 架构的各种嵌入式解决方案，从 Linux、Android 到 Windows，从嵌入式到桌面式，从网关到服务器，万创都有相应操作系统。同时，还为用户提供多种认证、系统剪辑、驱动移植和其他服务。